Contents

[SET DO ARM 1](#_Toc119760328)

# SET DO ARM

**von Neumann vs. Harvard**

Harvard não pode utilizar código adaptativo(1)

Harvard permite dois fetches de memória simultâneos

A maioria dos DSPs utiliza a arquitetura Harvard para transmissão de dados:

maior largura de banda de memória;

largura de banda mais previsível.

1. – Adaptação dinâmica do código em função dos inputs

**RISC vs CISC**

Reduced Instruction Set Computer (RISC):

tira maior partido do sotfware

acesso à memória via load/store;

instruções pipelinable e simples

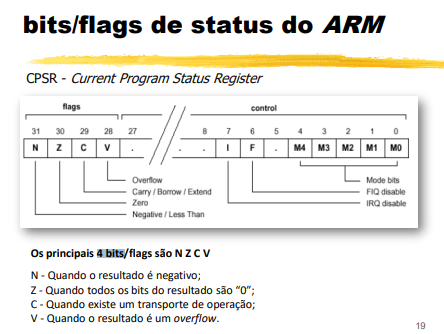
Complex Instruction Set Computer (CISC):

maior uso do hardware

elevado número de modos de endereçamento;

instruções complexas

Uma imagem com mesa

Descrição gerada automaticamente

Uma imagem com texto

Descrição gerada automaticamente

Uma imagem com texto

Descrição gerada automaticamente

Text

Description automatically generated with medium confidenceText

Description automatically generated

Text

Description automatically generatedA picture containing diagram

Description automatically generatedText

Description automatically generated

Text

Description automatically generatedGraphical user interface, text, application

Description automatically generated

Resistencia -> 220

Table

Description automatically generated

# CPU part 1

A picture containing text

Description automatically generated

# CPU part 2

Chart, treemap chart

Description automatically generated



Performance do sistema de memoria:

Diagram

Description automatically generated

Tempo de acesso a cache multi-nivel:

Diagram

Description automatically generated with medium confidence

Performance do filtro FIR por bloco:

Diagram

Description automatically generated with medium confidence